

/SU/FSI/MASTER/INFO/MU4IN503 (APS)
Analyse des Programmes et
Sémantique

Janvier 2021

Pascal MANOURY – Romain DEMANGEON
pascal.manoury@lip6.fr

7 : *APS3* : fonctions procédurales
(ou procédures fonctionnelles)

fonctionnel vs impératif

APS0 les expressions et les fonctions produisent des *valeurs*

APS1 les instructions et les procédures produisent des *effets*

APS3

1. Utiliser des instructions pour produire de valeurs.
2. Utiliser des blocs de commandes pour définir des fonctions

Un unique ajout : RETURN

- ▶ Un impact minime sur la syntaxe
- ▶ Un impact profond sur le typage et la sémantique

Syntaxe

Lexique : nouveau mot clef RETURN

Grammaire :

La *commande* RETURN

$$\begin{array}{l} \text{CMDS} \quad ::= \quad \dots \\ \quad \quad | \quad \text{RETURN EXPR} \end{array}$$

Les définitions *fonctions procédurales*

$$\begin{array}{l} \text{DEF} \quad ::= \quad \dots \\ \quad \quad | \quad \text{FUN ident TYPE [ARGSP] BLOC} \\ \quad \quad | \quad \text{FUN REC ident TYPE [ARGSP] BLOC} \end{array}$$

L'application des fonctions procédurales est identique celle des fonctions «fonctionnelles»

La place de RETURN

- ▶ Syntaxe : RETURN en fin d'une suite de commandes
- ▶ Sémantique : cohérent
RETURN 1; ECHO 42 n'affiche pas 42 (code mort)

Deux problèmes

1. IF b [RETURN 1] [RETURN 0]; ECHO 42
 - ▶ est syntaxiquement correct
 - ▶ contient du code mort
2. IF b [SET x 1] [RETURN 0]
 - ▶ rompt l'homogénéité des branches d'une alternative

Une solution : analyse statique de type

Analyse de flot

Ci-dessous calcule si f s'annule sur $[a, b]$ (code souhaitable)

```
SET x a;
WHILE (lt x b)
  [ IF (eq (f x) 0)
    [ RETURN true ]
    [ SET x (add x 1) ] ];
RETURN false
```

- ▶ la séquence totale est de type bool
- ▶ quel est le type du IF : bool ou void?

Réponse : le IF est de type «bool ou void»!

Type somme : $t + \text{void}$

Nota : $\text{void} + \text{void} = \text{void}$

Alternative

Typage

3 possibilités

- (IF0) si $\Gamma \vdash_{\text{EXPR}} e : \text{bool}$,
si $\Gamma \vdash_{\text{BLOCK}} bk_1 : t$ et $\Gamma \vdash_{\text{BLOCK}} bk_2 : t$
alors $\Gamma \vdash_{\text{STAT}} (\text{IF } e \ bk_1 \ bk_2) : t$
- (IF1) si $\Gamma \vdash_{\text{EXPR}} e : \text{bool}$,
si $\Gamma \vdash_{\text{BLOCK}} bk_1 : \text{void}$
et $\Gamma \vdash_{\text{BLOCK}} bk_2 : t$ avec $t \neq \text{void}$,
alors $\Gamma \vdash_{\text{STAT}} (\text{IF } e \ bk_1 \ bk_2) : t + \text{void}$
- (IF2) si $\Gamma \vdash_{\text{EXPR}} e : \text{bool}$,
si $\Gamma \vdash_{\text{BLOCK}} bk_1 : t$ avec $t \neq \text{void}$,
et si $\Gamma \vdash_{\text{BLOCK}} bk_2 : \text{void}$
alors $\Gamma \vdash_{\text{STAT}} (\text{IF } e \ bk_1 \ bk_2) : t + \text{void}$

Boucle

Typage

(WHILE) si $\Gamma \vdash_{\text{EXPR}} e : \text{bool}$,
si $\Gamma \vdash_{\text{BLOCK}} bk : t$
alors $\Gamma \vdash_{\text{STAT}} (\text{WHILE } e \text{ } bk) : t + \text{void}$

- ▶ $+ \text{void}$ si le corps de la boucle
n'est pas exécuté
ou n'exécute pas de RETURN
- ▶ $(\text{WHILE } e \text{ } bk) : \text{void}$ si $t = \text{void}$ $(\text{void} + \text{void} = \text{void})$

ECHO, SET et CALL restent void

Définitions

Typage

Fonctions procédurales

(FUNP) si $\Gamma[x_1 : t_1; \dots; x_n : t_n] \vdash_{\text{BLOCK}} bk : t$
alors $\Gamma \vdash_{\text{DEC}} (\text{FUN } x t [x_1:t_1, \dots, x_n:t_n] bk)$
 $: \Gamma[x : (t_1 * \dots * t_n \rightarrow t)]$

(FUNRECP) si $\Gamma[x_1 : t_1; \dots; x_n : t_n;$
 $x : t_1 * \dots * t_n \rightarrow t] \vdash_{\text{BLOCK}} bk : t$
alors
 $\Gamma \vdash_{\text{DEC}} (\text{FUN REC } x t [x_1:t_1, \dots, x_n:t_n] bk)$
 $: \Gamma[x : t_1 * \dots * t_n \rightarrow t]$

Remarque : t ne peut être void (restriction syntaxique)

Code mort

Analyse de flux

Syntaxe : RETURN en fin de suite (bloc) pour éliminer
RETURN 1; ECHO 42

Comment éliminer ?

```
IF b [RETURN 1] [RETURN 0]; ECHO 42
```

Propriété du typage

*une instruction exécute toujours un RETURN
si et seulement si
elle n'est pas de type void*

Typage : forcer une instruction qui n'est pas de type void à être en fin de suite

Suite de commandes

Typage

2 cas de continuation

(STATS0) si $s \in \text{STAT}$, si $\Gamma \vdash_{\text{STAT}} s : \text{void}$, si $\Gamma \vdash_{\text{CMDS}} cs : t$
alors $\Gamma \vdash_{\text{CMDS}} (s; cs) : t$.

(STATS1) si $t \neq \text{void}$, si $s \in \text{STAT}$, si $\Gamma \vdash_{\text{STAT}} s : t + \text{void}$,
si $\Gamma \vdash_{\text{CMDS}} cs : t$
alors $\Gamma \vdash_{\text{CMDS}} (s; cs) : t$.

3 cas de fin de suite

(STATS2) si $t \neq \text{void}$, si $s \in \text{STAT}$, si $\Gamma \vdash_{\text{STAT}} s : t$
alors $\Gamma \vdash_{\text{CMDS}} (s; \varepsilon) : t$.

(RET) si $\Gamma \vdash_{\text{EXPR}} e : t$ alors $\Gamma \vdash_{\text{CMDS}} (\text{RETURN } e; \varepsilon) : t$

(END) $\Gamma \vdash_{\text{CMDS}} \varepsilon : \text{void}$.

La règle (DEC) ne change pas

Bloc et rogramme

Typage

Un bloc peut avoir un type quelconque :

(BLOC) si $\Gamma \vdash_{\text{CMDS}} (cs; \varepsilon) : t$
alors $\Gamma \vdash_{\text{BLOCK}} [cs] : t$

Un programme ne produira pas de valeur (pas de RETURN)

Son bloc est de type void

(PROG) si $\Gamma_0 \vdash_{\text{BLOCK}} bk : \text{void}$
alors $\vdash bk : \text{void}$

Sémantique

- ▶ Une suite de commandes (ou un bloc) peut produire une valeur ...ou pas.
- ▶ Une expression peut produire des effets mémoire¹ ou sur la flux de sortie.

$$\text{Valeur ou pas : } V_\varepsilon = V \cup \{\varepsilon\}$$

Domaines des relations sémantiques :

$$\vdash_{\text{CMDS}} E \times S \times O \times \text{CMDS} \times V_\varepsilon \times S \times O$$

$$\vdash_{\text{DEC}} E \times S \times O \times \text{DEC} \times E \times S \times O$$

$$\vdash_{\text{STAT}} E \times S \times O \times \text{STAT} \times V_\varepsilon \times S \times O$$

$$\vdash_{\text{EXPR}} E \times S \times O \times \text{EXPR} \times V \times S \times O$$

1. Déjà dans APS2 avec alloc

Expressions

Sémantique

Application des fonctions procédurales : $x \in \text{ident}$

(AFP) si $\rho(x) = \text{inP}(bk, r)$,
si $\rho, \sigma, \omega \vdash_{\text{EXPAR}} e_1 \rightsquigarrow (v_1, \sigma_1, \omega_1), \dots$,
si $\rho, \sigma_{n-1}, \omega_{n-1} \vdash_{\text{EXPAR}} e_n \rightsquigarrow (v_n, \sigma_n, \omega_n)$
si $\rho' = r(v_1, \dots, v_n)$
et $\rho', \sigma_n, \omega_n \vdash_{\text{BLOCK}} bk \rightsquigarrow (v, \sigma', \omega')$
alors $\rho, \sigma, \omega \vdash (x e_1 \dots e_n) \rightsquigarrow (v, \sigma', \omega')$

(AFPR) si $\rho(x) = \text{inPR}(\varphi)$ et $\varphi(\text{inPR}(\varphi)) = \text{inP}(bk, r)$,
si $\rho, \sigma, \omega \vdash_{\text{EXPAR}} e_1 \rightsquigarrow (v_1, \sigma_1, \omega_1), \dots$,
si $\rho, \sigma_{n-1}, \omega_{n-1} \vdash_{\text{EXPAR}} e_n \rightsquigarrow (v_n, \sigma_n, \omega_n)$
si $\rho' = r(v_1, \dots, v_n)$
et $\rho', \sigma_n, \omega_n \vdash_{\text{BLOCK}} bk \rightsquigarrow (v, \sigma', \omega')$
alors $\rho, \sigma, \omega \vdash (x e_1 \dots e_n) \rightsquigarrow (v, \sigma', \omega')$

Autres expressions

Sémantique

Amender les règles de *APS2* pour prendre en compte les effets.

Exemple :

- (IF1) si $\rho, \sigma, \omega \vdash_{\text{EXPR}} e_1 \rightsquigarrow (\text{inZ}(1), \sigma', \omega')$
et si $\rho, \sigma', \omega' \vdash_{\text{EXPR}} e_2 \rightsquigarrow (v, \sigma'', \omega'')$
alors $\rho, \sigma, \omega \vdash_{\text{EXPR}} (\text{if } e_1 e_2 e_3) \rightsquigarrow (v, \sigma'', \omega'')$
- (IF0) si $\rho, \sigma, \omega \vdash_{\text{EXPR}} e_1 \rightsquigarrow (\text{inZ}(0), \sigma', \omega')$
et si $\rho, \sigma', \omega' \vdash_{\text{EXPR}} e_3 \rightsquigarrow (v, \sigma'', \omega'')$
alors $\rho, \sigma, \omega \vdash_{\text{EXPR}} (\text{if } e_1 e_2 e_3) \rightsquigarrow (v, \sigma'', \omega'')$

Instructions

Sémantique 1

ECHO et SET ne produisent pas de valeur (ε)

- (ECHO) si $\rho, \sigma, \omega \vdash_{\text{EXPR}} e \rightsquigarrow (\text{inZ}(n), \sigma', \omega')$
alors $\rho, \sigma, \omega \vdash_{\text{STAT}} (\text{ECHO } e) \rightsquigarrow (\varepsilon, \sigma', n \cdot \omega')$
- (SET) si $\rho, \sigma, \omega \vdash_{\text{EXPR}} e_2 \rightsquigarrow (v, \sigma', \omega')$
et si $\rho, \sigma', \omega' \vdash_{\text{LVAL}} e_1 \rightsquigarrow (a, \sigma'', \omega'')$
alors
 $\rho, \sigma, \omega \vdash_{\text{STAT}} (\text{SET } e_1 \ e_2) \rightsquigarrow (\varepsilon, \sigma''[a := v], \omega'')$

Instructions

Sémantique 2

CALL non plus (voir typage)

- (CALL) si $\rho(x) = \text{inP}(bk, r)$,
si $\rho, \sigma, \omega \vdash_{\text{EXPAR}} e_1 \rightsquigarrow (v_1, \sigma_1, \omega_1), \dots,$
si $\rho, \sigma_{n-1}, \omega_{n-1} \vdash_{\text{EXPAR}} e_n \rightsquigarrow (v_n, \sigma_n, \omega_n)$
si $\rho' = r(v_1, \dots, v_n)$ et
 $\rho', \sigma_n, \omega_n \vdash_{\text{BLOCK}} bk \rightsquigarrow (\varepsilon, \sigma', \omega')$
alors $\rho, \sigma, \omega \vdash (\text{CALL } x \ e_1 \dots e_n) \rightsquigarrow (\varepsilon, \sigma', \omega')$
- (CALLR) si $\rho(x) = \text{inPR}(\varphi)$ et $\varphi(\text{inPR}(\varphi)) = \text{inP}(bk, r)$,
si $\rho, \sigma, \omega \vdash_{\text{EXPAR}} e_1 \rightsquigarrow (v_1, \sigma_1, \omega_1), \dots,$
si $\rho, \sigma_{n-1}, \omega_{n-1} \vdash_{\text{EXPAR}} e_n \rightsquigarrow (v_n, \sigma_n, \omega_n)$
et si $\rho' = r(v_1, \dots, v_n)$ et
 $\rho', \sigma_n, \omega_n \vdash_{\text{BLOCK}} bk \rightsquigarrow (\varepsilon, \sigma', \omega')$
alors $\rho, \sigma, \omega \vdash (\text{CALL } x \ e_1 \dots e_n) \rightsquigarrow (\varepsilon, \sigma', \omega')$

Instructions

Sémantique 3

Boucle : 3 cas.

Sortie nominale

(LOOP0) si $\rho, \sigma, \omega \vdash_{\text{EXPR}} e \rightsquigarrow (\text{inZ}(0), \sigma', \omega')$ alors
 $\rho, \sigma, \omega \vdash_{\text{STAT}} (\text{WHILE } e \text{ } bk) \rightsquigarrow (\varepsilon, \sigma', \omega')$

Sortie anticipée

(LOOP1B) si $\rho, \sigma, \omega \vdash_{\text{EXPR}} e \rightsquigarrow (\text{inZ}(1), \sigma', \omega')$,
si $\rho, \sigma', \omega' \vdash_{\text{BLOCK}} bk \rightsquigarrow (v, \sigma'', \omega'')$ avec $v \neq \varepsilon$
alors $\rho, \sigma, \omega \vdash_{\text{STAT}} (\text{WHILE } e \text{ } bk) \rightsquigarrow (v, \sigma'', \omega'')$

Continuation

(LOOP1A) si $\rho, \sigma, \omega \vdash_{\text{EXPR}} e \rightsquigarrow (\text{inZ}(1), \sigma', \omega')$,
si $\rho, \sigma', \omega' \vdash_{\text{BLOCK}} bk \rightsquigarrow (\varepsilon, \sigma'', \omega'')$
et si $\rho, \sigma'', \omega'' \vdash_{\text{STAT}} (\text{WHILE } e \text{ } bk) \rightsquigarrow (v, \sigma''', \omega''')$
alors $\rho, \sigma, \omega \vdash_{\text{STAT}} (\text{WHILE } e \text{ } bk) \rightsquigarrow (v, \sigma''', \omega''')$

Autre instruction, *lvalue*, paramètres

Sémantique 4

Amender les règles pour tenir compte des éventuelles effets

Exemples :

(IF1) si $\rho, \sigma, \omega \vdash_{\text{EXPR}} e \rightsquigarrow (\text{inZ}(1), \sigma', \omega')$
et si $\rho, \sigma', \omega' \vdash_{\text{BLOCK}} bk_1 \rightsquigarrow (v, \sigma'', \omega'')$
alors $\rho, \sigma, \omega \vdash_{\text{STAT}} (\text{IF } e \ bk_1 \ bk_2) \rightsquigarrow (v, \sigma'', \omega'')$

(LNTH2) si $\rho, \sigma, \omega \vdash_{\text{LVAL}} e_1 \rightsquigarrow (a, \sigma', \omega')$, si
 $\rho, \sigma', \omega' \vdash_{\text{EXPR}} e_2 \rightsquigarrow (\text{inZ}(i), \sigma'', \omega'')$
et si $\sigma''(a + i) = \text{InB}(a')$
alors $\rho, \sigma, \omega \vdash_{\text{LVAL}} (\text{nth } e_1 \ e_2) \rightsquigarrow (a' + 1, \sigma'', \omega'')$

(REF) si $\rho(x) = \text{inA}(a)$
alors $\rho, \sigma, \omega \vdash_{\text{EXPAR}} (\text{adr } x) \rightsquigarrow (\text{inA}(a), \sigma, \omega)$

Définitions

Sémantique

Définition de constante :

évaluation d'une expression \Rightarrow effet possible

(CONST) si $\rho, \sigma, \omega \vdash_{\text{EXPR}} e \rightsquigarrow (v, \sigma', \omega')$

alors

$\rho, \sigma, \omega \vdash_{\text{DEC}} (\text{CONST } x \ t \ e) \rightsquigarrow (\rho[x = v], \sigma', \omega')$

Amender les autres règles selon la nouvelle signature

$\rho, \sigma, \omega \vdash_{\text{DEC}} d \rightsquigarrow (\rho', \sigma', \omega')$

Blocs, suites de commandes

Sémantique 1

Bloc

BLOCK si $\rho, \sigma, \omega \vdash_{\text{CMDS}} (cs; \varepsilon) \rightsquigarrow (v, \sigma', \omega')$
alors $\rho, \sigma, \omega \vdash_{\text{BLOCK}} [cs] \rightsquigarrow (v, \sigma', \omega')$.

Continuation : déclaration et instruction sans valeur

(DECS) si $\rho, \sigma, \omega \vdash_{\text{DEC}} d \rightsquigarrow (\rho', \sigma', \omega')$
et si $\rho', \sigma', \omega' \vdash_{\text{CMDS}} cs \rightsquigarrow (v, \sigma'', \omega'')$
alors $\rho, \omega \vdash_{\text{CMDS}} (d; cs) \rightsquigarrow (v, \sigma'', \omega'')$

(STATS0) si $\rho, \sigma, \omega \vdash_{\text{STAT}} s \rightsquigarrow (\varepsilon, \sigma', \omega')$
et si $\rho, \sigma', \omega' \vdash_{\text{CMDS}} cs \rightsquigarrow (v, \sigma'', \omega'')$
alors $\rho, \sigma, \omega \vdash_{\text{CMDS}} (s; cs) \rightsquigarrow (v, \sigma'', \omega'')$

Blocs, suites de commandes

Sémantique 1

3 cas d'arrêt

Instruction qui produit une valeur (voir typage)

(STATS1) si $\rho, \sigma, \omega \vdash_{\text{STAT}} s \rightsquigarrow (v, \sigma', \omega')$ avec $v \neq \varepsilon$
alors $\rho, \sigma, \omega \vdash_{\text{CMDS}} (s; \varepsilon) \rightsquigarrow (v, \sigma'', \omega'')$

Commande RETURN (voir syntaxe)

(END1) si $\rho, \sigma, \omega \vdash_{\text{EXPR}} e \rightsquigarrow (v, \sigma', \omega')$
alors $\rho, \sigma, \omega \vdash_{\text{CMDS}} (\text{RETURN } e; \varepsilon) \rightsquigarrow (v, \sigma', \omega')$

Suite vide

(END0) $\rho, \sigma, \omega \vdash_{\text{CMDS}} \varepsilon \rightsquigarrow (\varepsilon, \sigma, \omega)$

Programme

Sémantique

Un programme ne produit pas de valeur (voir typage)

(PROG) si $\emptyset, \emptyset, \emptyset \vdash_{\text{BLOCK}} bk \rightsquigarrow (\varepsilon, \sigma, \omega)$
alors $\vdash bk \rightsquigarrow (\sigma, \omega)$

Suites possibles

- ▶ Fuites mémoire systématique
⇒ modéliser un récupérateur automatique de mémoire
(problème assez difficile)
- ▶ Généraliser la rupture de flux d'exécution (RETURN)
⇒ *continuations*
(sémantique dénotationnelle)